



IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

Applicants: KABUNE et al.	Atty. Dkt.: 01-547
Serial No.: 10/771,469	Art Unit: 2113
Filed: 2/5/2004	Examiner: Riad
Title: ELECTRONIC CONTROL UNIT	

Commissioner for Patents
U.S. Patent and Trademark Office
Customer Window
Randolph Building
401 Dulany St.
Alexandria, VA 22314

Date:

DECLARATION UNDER 37 C.F.R §1.131

Sir:

In compliance with 37 C.F.R. §1.131, the purpose of this Declaration is to establish completion of the claimed invention of the above-referenced patent application (hereinafter “the Subject Application”) in Japan, a WTO (World Trade Organization) member country, prior to September 6, 2001, the effective date under 35 U.S.C. §102(e), of U.S. Patent Publication No. 2003/0043748 to Gabara (hereinafter: “Gabara”). Gabara was cited by the Examiner in an Office Action dated July 12, 2006 for the Subject Application.

We, the undersigned, do hereby depose and say:

1. That we are the named inventors for the claimed subject matter of the Subject Application, and that Hideki Kabune is currently employed by DENSO CORPORATION, (hereinafter “DENSO”) the Assignee of the Subject Application, and Hiromi Maehata is currently employed by ADVICS CO., LTD.
2. That prior to the effective date of Gabara, we had conceived of and conceptualized the electronic control unit disclosed and claimed in the Subject Application.

3. That the attached copy of DENSO records (attached as Exhibit A to this Declaration), which we attest bear a date prior to September 6, 2001, the effective date of Gabara, is known to us to be a true copy which, based on information and belief, evidence such conception prior to the above-noted effective date of the Gabara. Relevant portions of these documents relating to the claimed subject matter of the present invention have been translated thereon, and the correspondence with Figs. 1 – 4 of the present application has also been indicated thereon.

4. We hereby declare that all statements made herein of our own knowledge are true and that all statements made on information and belief are believed to be true; and further that these statements were with the knowledge that willful false statements and the like so made are punishable by fine or imprisonment, or both, under Section 1001 of Title 18 of the United States Code and that such willful false statements may jeopardize the validity of the Subject Application or any patent which issues thereon.

Hideki Kabune

Hideki Kabune

Engineer, DENSO CORPORATION

Dated: October 26, 2006

Hiromi Maehata

Hiromi Maehata

Engineer, ADVICS CO., LTD.

Dated: October 31, 2006

3. 電気的特性・熱的特性

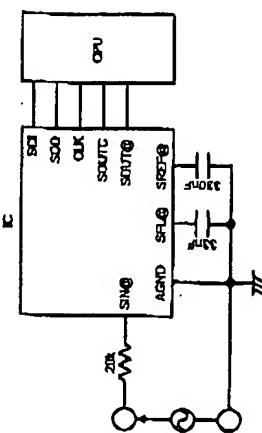
[4] 車輪速入力回路

(1) 波形整形回路 指示なき場合は $V_{CC}=4V \sim V_{CCN}=1V$, $T= -40 \sim 150^{\circ}C$ とする。							
項目	記号	条件	Min	Max	Type	単位	
入力バイアス電圧	I_{SIN}	$V_{SIN}=0.7 \sim 1.5V$	-70	-50	ua	ua	
フィルタ回路用	SF	Q	6	15	27	kΩ	
内部抵抗	$ SREF $	Q	90	100	150	kΩ	
入力クランプ電圧	V_{CLSIN}	$I_{SIN}=5mA, SREF=IV$	2.67	2.9	3.3	V	
	V_{CHSEL1}	$I_{SIN}=5mA, SREF=IV$	-1.0	-0.7	-0.4	V	
	V_{CHSEL2}	$I_{SIN}=5mA, SREF=2V$	1.6	1.8	2.1	V	
	V_{CLSF}	$I_{SIN}=5mA, SREF=IV$	2.0	2.3	2.7	V	
入力感度	$VSEN1$	Q (1Hz=20Hz) at 整形回路	0.2	0.4	0.6	V	
	$VSEN2$	Q (1Hz=60Hz) at 整形回路	106	143	188	mVpp	
	$VSEN3$	Q (1Hz=500Hz) at 整形回路	335	500	620	mVpp	
	$VSEN4$	Q (1Hz=1kHz) at 整形回路	645	980	1210	mVpp	
	$VSEN5$	Q (1Hz=2kHz) at 整形回路	1275	1945	2410	mVpp	

@=0, 1, 2, 3

④

アリケーション回路(例)

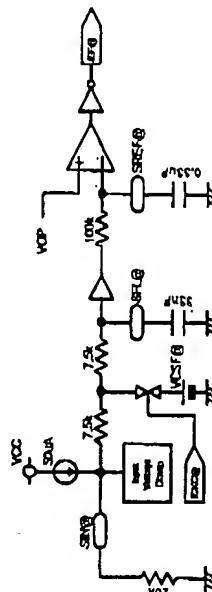


応用回路

④

アリケーション回路(例)

@=0, 1, 2, 3



Logic

3. 電気的特性・熱的特性

[4] 車輪速入力回路

(2) 断線検出回路、コンデンサリーコーチェック回路 指示なき場合は $V_{CC}=4V \sim V_{CCN}=1V$, $T= -40 \sim 150^{\circ}C$ とする。							
項目	記号	条件	Min	Max	Type	単位	
断線検出電圧	V_{OP}	Q				V	
断線検出時間	t_{SOF}	Q	-			ms	
断線検出抵抗							
リードイン時間							
リードイン電圧							
リードイン時間							
リードイン電圧							

(3) 波形整形回路、チェック出力回路 指示なき場合は $V_{CC}=4V \sim V_{CCN}=1V$, $T= -40 \sim 150^{\circ}C$ とする。							
項目	記号	条件	Min	Max	Type	単位	
Hレベル出力電圧	V_{OHOUT}	$I_O=1mA$	V_{CC}	-		V	
Lレベル出力電圧	V_{OLOUT}	$I_O=1mA$	-0.5	-		V	
チェック出力	$SOUT$	Q	-	-			
コンデンサリーク検出結果							
出力チャンネル							
出力抵抗							

項目	記号	条件	Min	Max	Type	単位	
$SOUT0$	Q	$SOUT1$	H				
$SOUT1$	Q	$SOUT2$	L				
$SOUT2$	Q	$SOUT3$	H				
$SOUT3$	Q		L				

Date: OCT 25, 2000 Safety & Chassis Systems Eng. Dept.4 No. ABS-00-087 11 / 11
All rights reserved by DENSO CORPORATION

Date: OCT 25, 2000 Safety & Chassis Systems Eng. Dept.4 No. ABS-00-087 11 / 11
All rights reserved by DENSO CORPORATION

DATE OF ISSUE

④

Exhibit A

DATE OF ISSUE BEST AVAILABLE COPY

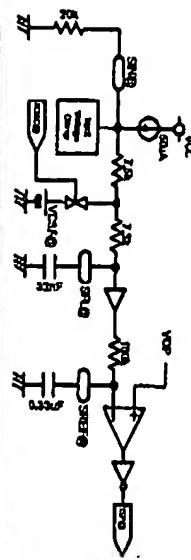
All rights reserved by DENSO CORPORATION

④

【甲辰卷之三】

車速センサが断続した場合に内部バッテリにより電位が上昇し断路接続しきい値を

コンテンツ一覧 フィルタ用コンテンツのリーフを抽出する時に、DRMやチェック登録権利を受けることによって、一定範囲の権利が付与される。この権利を元に、コンテンツ一覧の表示範囲を絞り出す方法である。



項目	Max	Typ	Min
断続出力能力	3.5kW	1.5kW	3.2kW
断続出力回数	-	50回	160回
リード出力	7kW	18kW	60kW
リード出力回数	SREF回数	100kW	240kW
リード出力回数	-	40ms	160ms

第三：新規・リース開拓比営利性（新規開拓率100%）と外的（コンテンサブル33%）との

「おまえもまた、外洋のシナモンに慣らぬ食いものを使うされば、大抵は口回りは違和感有る。

上記コンデンサークリーフック中に各部の接続出力の状態を固定することでピン回数を削減する。

コンテンダリーフチック中出力枚数	
出力	SOUT1 SOUT2 SOUT3
アンペル (RCC-1) (RCC-1) (RCC-1)	L H L
出力端子	H L

送り回数	出力	
ISOCH	ISOC1	チャネル
0	0	SOUT0
0	1	SOUT1
1	0	SOUT2
1	1	SOUT3

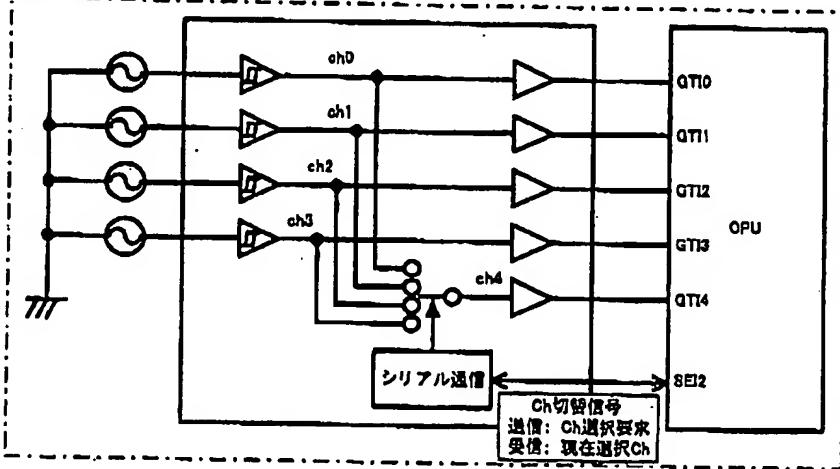
Sanity & Chaotic Systems Eng. Dept. A
All rights reserved by DESSO CORPORATION No. ABS-00-087 131

BEST AVAILABLE COPY

DENSO

DENSO CORPORATION
1-1, Showa-cho, Kariya, Aichi 448-8881, Japan

車輪速パルスチェック方法(案)



= FIG. 1 OF
U.S. PATENT
APPLICATION

Exhibit A

22トクエア処理イメージ(3)
Fig. 3 of U.S. Pat. No.

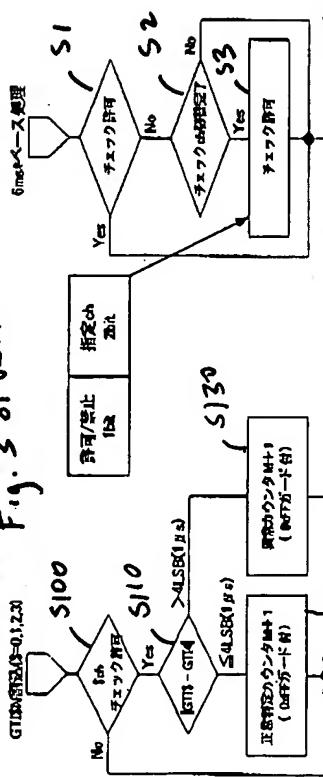


Fig. 2 & U.S. Pat. No.

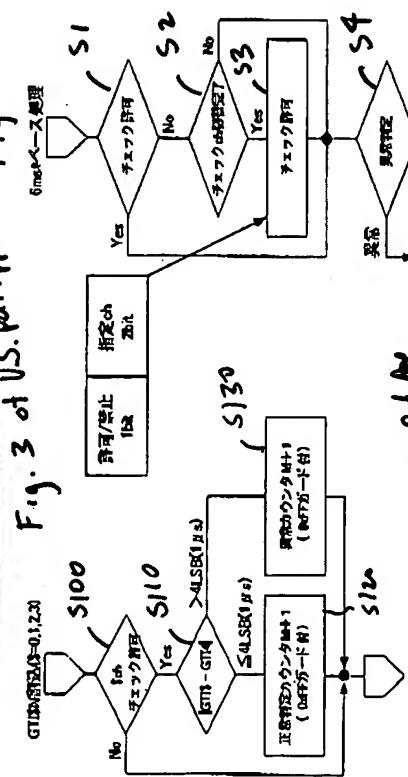


Fig. 4 of U.S. Pat. No.

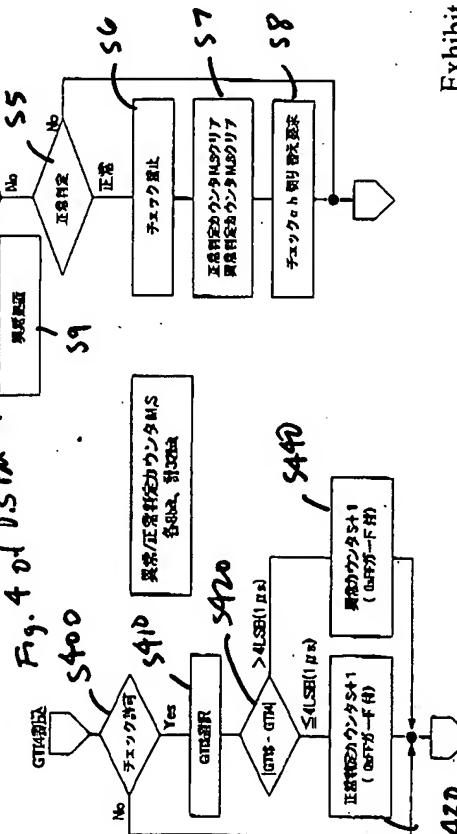


Exhibit A

実行判定：①、②、③全て立ち終常と判定

①異常判定カウンタリリース

②異常判定カウンタS>>3

③異常判定カウンタN+正常判定カウンタN-異常判定カウンタS-正常判定カウンタS>>3

正規判定：①、②全て立ち終常と判定

①異常判定カウンタリリース

②異常判定カウンタS>>3

BEST AVAILABLE COPY